

**Conditions d'utilisation** : cette tribune est un espace de discussion soumis aux lois en vigueur en France. En conséquence nous vous remercions de surveiller vos écrits et de ne pas tenir de propos pénalement répréhensibles. Les visiteurs ne tenant pas compte de ces conditions d'utilisation verront leurs comptes supprimés. Les propos tenus ici sont publiés sous la responsabilité de leurs auteurs respectifs.

Vous pouvez choisir le type d'affichage pour les photos : **en surimpression**, **insérées avec le texte** ou **sans**

<b>[19:45:52]</b> <a href="#">oktail</a>	- <b>19:43:41</b> un seul <span> </span> ? non, il y en a un gros paquet je te rassure
<b>[19:45:51]</b> <a href="#">gle</a>	- <b>19:43:41</b> il a un problème <span> </span> : il s'appelle Samwang-9 <span> </span> :-)
<b>[19:43:41]</b> <a href="#">_kaos</a>	- Un instant, j'ai cru que <b>[url]</b> avait un problème
<b>[19:42:48]</b> <a href="#">_kaos</a>	- <b>19:42:35</b> Ah ouf.
<b>[19:42:35]</b> <a href="#">oktail</a>	- <b>19:41:15</b> oui <span> </span> !
<b>[19:41:47]</b> <a href="#">SamWang-9</a>	- <b>19:41:15</b> Single<, sors de ce corps <span> </span> !
<b>[19:41:15]</b> <a href="#">_kaos</a>	- Je comprends rien à vos posts, c'est normal <span> </span> ?
<b>[19:37:51]</b> <a href="#">oktail</a>	- je lui recommande une cure de <b>[url]</b>
<b>[19:37:48]</b> <a href="#">SamWang-9</a>	- <b>19:33:28</b> Quand tu laisses les moules lire ça <b>19:27:35</b> sans réagir, tu n'as pas l'impression de passer pour une truffe <span> </span> ?
<b>[19:37:16]</b> <a href="#">oktail</a>	- <b>19:36:41</b> non
<b>[19:36:41]</b> <a href="#">SamWang-9</a>	- Ah d'accord...
<b>[19:36:34]</b> <a href="#">oktail</a>	- <b>19:36:24</b> non
<b>[19:36:24]</b> <a href="#">SamWang-9</a>	- <b>19:35:30</b> plait-il <span> </span> ?
<b>[19:35:30]</b> <a href="#">oktail</a>	- <b>19:34:43</b> non
<b>[19:35:15]</b> <a href="#">oktail</a>	- <b>19:34:31</b> je préconise l'euthanasie par dégustation continue de kebab
<b>[19:34:43]</b> <a href="#">SamWang-9</a>	- <b>19:32:59</b> oui, pardon, bien sûr... Je me reprends <span> </span> : <i>si des attributs du processeurs sont de nature vectorielle, on peut dire par extension que le CPU l'est</i> au moins partiellement.
<b>[19:34:39]</b> <a href="#">oktail</a>	- <b>19:34:31</b> assez
<b>[19:34:31]</b> <a href="#">_kaos</a>	- <b>19:33:57</b> Mince <span> </span> :/ C'est grave <span> </span> ?
<b>[19:33:57]</b> <a href="#">oktail</a>	- <b>19:32:38</b> elle à des soucis de logique fondamentale, croit les gens qui paraissent de bonne foi même quand il racontent de la merde
<b>[19:33:28]</b> <a href="#">enzo_bricolo</a>	- <b>19:30:49</b> arrête d'utiliser le terme « <span> </span> vectoriel <span> </span> », tu passes pour une truffe
<b>[19:33:22]</b> <a href="#">oktail</a>	- <b>19:32:38</b> non
<b>[19:32:59]</b> <a href="#">oktail</a>	- <b>19:30:49</b> comme j'ai copmmencé à rembourser mon prêt immo, je peux par extension considérer qu'il est intégralement remboursé <span> </span> ? c'est ma voleuse^Wbanquière qui va être contente <span> </span> !
<b>[19:32:55]</b> <a href="#">SamWang-9</a>	- <b>19:32:38</b> oui
<b>[19:32:54]</b> <a href="#">BigBob</a>	- <b>19:30:49</b> <b>[url]</b>
<b>[19:32:38]</b> <a href="#">_kaos</a>	- <b>19:30:20</b> Ah <span> </span> ? Et c'est intéressant <span> </span> ?
<b>[19:30:49]</b> <a href="#">SamWang-9</a>	- <b>19:29:19</b> franchement, si des attributs du processeurs sont de nature vectorielle, on peut dire par extension que le CPU l'est. Si tu n'es pas d'accord, tu peux poser une réclamation par ici <span> </span> : <b>[url]</b>
<b>[19:30:20]</b> <a href="#">oktail</a>	- <b>19:29:57</b> à une pipelette
<b>[19:29:57]</b> <a href="#">_kaos</a>	- <b>19:29:19</b> A qui parles-tu <span> </span> ?
<b>[19:29:19]</b> <a href="#">oktail</a>	- <b>19:27:35</b> ce n'est pas le CPU qui est vectoriel, c'est son jeu d'instructions qui le "simule" et son pipeline qui le permet
<b>[19:29:04]</b> <a href="#">SamWang-9</a>	- <b>19:27:35</b> La mauvaise foi poussée à son comble est l'apanage de ZeroHeure et je t'interdis de prendre cette voie. Je ne te ferai pas l'affront de te demander d'éviter la voie pleine de vices du chauve sénile, tu n'en es pas là
<b>[19:27:35]</b> <a href="#">SamWang-9</a>	- enzo_bricolo< je ne vais pas te laisser tranquille à si bon compte. Comment expliques-tu que tu me demandais à <b>18:43:24</b> si je connaissais beaucoup de gens utilisant un proc. vectoriel (sous entendu, la réponse est probablement non), puis à <b>18:52:40</b> tu estimais que distinguer proc. vectoriel de non vectoriel était caduque (sous entendu tous les sont), enfin à <b>19:09:34</b> tu soutenais que non, les bécane à base de CPU utilisant des instructions SIMD, ne sont pas des processeurs qu'on peut qualifier d'au moins partiellement vectoriels. A quoi tu joues <span> </span> ? Tu fais ton ZeroHeure <span> </span> ?
<b>[19:23:29]</b> <a href="#">SamWang-9</a>	- <b>19:21:29</b> sors-moi de ta bak ou je t'envoie la BAC.
<b>[19:22:57]</b> <a href="#">_kaos</a>	- <b>19:21:58</b> t'as oublié une espace et tes quotes sont pas terribles, je préfère « <span> </span> et <span> </span> » <span> </span> :p
<b>[19:22:39]</b> <a href="#">SamWang-9</a>	- <b>19:18:36</b> Ceci étant, je reconnais que je ne maîtrise pas bien la question <span> </span> : je n'ai pas à l'esprit l'ensemble des fonctionnalités caractérisant un processeur véritablement vectoriel. Je tâcherai de lire l'article Wikipédia entièrement pour m'en faire une certaine idée.
<b>[19:21:58]</b> <a href="#">gle</a>	- <b>19:21:03</b> mais on peut quand même crier "mort aux chauves <span> </span> !"?
<b>[19:21:29]</b> <a href="#">_kaos</a>	- <b>19:21:03</b> A qui parles-tu <span> </span> ?
<b>[19:21:03]</b> <a href="#">devnewton</a>	- <b>19:19:06</b> la calvitie n'est pas un crime
<b>[19:19:06]</b> <a href="#">SamWang-9</a>	- <b>19:18:02</b> Je propose que Single se dénonce lui-même
<b>[19:18:36]</b> <a href="#">SamWang-9</a>	- <b>19:14:51</b> Ayant écrit ça, je me reprends <span> </span> : effectivement, pour réagir à froid à <b>18:43:24</b> <span> </span> : je confirme ma réponse négative initiale de <b>18:46:12</b> car si je connais des utilisateurs de bécane au CPU partiellement vectoriel, je n'en connais probablement pas dont le CPU soit à proprement parler vectoriel.
<b>[19:18:02]</b> <a href="#">devnewton</a>	- <b>13:11:07</b> dire qu'un jour une moule sera arrêtée pour un message sur la tribune
<b>[19:16:44]</b> <a href="#">devnewton</a>	- <b>13:17:43</b> [:pertinent]
<b>[19:15:49]</b> <a href="#">SamWang-9</a>	- <b>19:15:06</b> Ce que j'aime chez toi, c'est ta perspicacité
<b>[19:15:47]</b> <a href="#">gle</a>	- <b>19:14:51</b> tu devrais aller lire tous les articles de Wikipedia et corriger les erreurs que tu vois
<b>[19:15:06]</b> <a href="#">gle</a>	- De toutes façons tout ça ne fera jamais tourner debian avant sa mort
<b>[19:14:51]</b> <a href="#">SamWang-9</a>	- <b>19:11:40</b> Bon, si Wikipédia raconte de la merde, il est sain de le dénoncer (enfin dans les domaines techniques, parce que pour la politique, parfois la sociologie et l'histoire, voire d'autres domaines, c'est peine perdue, il y aurait trop de travail, c'est un puits sans fond). Du coup, je suis attentif <span> </span> : en quoi la présence d'instructions SIMD (instruction unique, données multiples) sur un proc. ne suffit pas à le qualifier d'au moins partiellement vectoriel <span> </span> ?
<b>[19:14:05]</b> <a href="#">deeplop</a>	- <b>19:13:35</b> <b>16:42</b> pourquoi tu utilises quoi à comprendre pourquoi les compilations longues sur mon serveur hier.
<b>[19:13:35]</b> <a href="#">oktail</a>	- deeplop< tu penses quoi des cpu vectoriels, tu les utilises <span> </span> ?
<b>[19:13:06]</b> <a href="#">BigBob</a>	- <b>17:20:06</b> Je pense que c'est plus du matos destiné à être installé en tête de réseau pour du contrôle...
<b>[19:11:40]</b> <a href="#">enzo_bricolo</a>	- <b>19:10:38</b> tu fais comme tu veux, tu peux aller expliquer a Single que sa varlope c'est un rabot
<b>[19:10:38]</b> <a href="#">SamWang-9</a>	- <b>19:09:34</b> mais si, mais si... Reprends le chapeau de l'article <span> </span> : <i>"ce type d'architecture a rapidement montré ses avantages pour des applications grand public (on peut citer la manipulation d'images). Elle est implémentée en partie dans les processeurs grand publics par des instructions SIMD"</i>
<b>[19:09:34]</b> <a href="#">enzo_bricolo</a>	- <b>19:06:40</b> et non
<b>[19:09:05]</b> <a href="#">SamWang-9</a>	- <b>19:05:09</b> s'est avec/avec/
<b>[19:08:27]</b> <a href="#">SamWang-9</a>	- <b>19:05:09</b> s/ton parallèles/ton parallèle/
<b>[19:07:41]</b> <a href="#">SamWang-9</a>	- <b>19:05:49</b> ouch, le temps passe, c'est là qu'on peut sentir l'âge avancer.
<b>[19:06:40]</b> <a href="#">SamWang-9</a>	- <b>19:00:50</b> Ah, soit. Bon, si tu lis la suite ici <b>18:56:27</b> tu verras que je reconnais connaître un paquet d'utilisateurs de bécane à base de CPU utilisant des instructions SIMD, c'est à dire des processeurs qu'on peut qualifier d'au moins partiellement vectoriels.
<b>[19:05:49]</b> <a href="#">oktail</a>	- <b>19:00:50</b> c'est vrai que les prix ont chutés <b>[url]</b>
<b>[19:05:09]</b> <a href="#">SamWang-9</a>	- <b>19:00:31</b> En effet. Reprenons sur cette affaire <span> </span> : distinguer proc. vectoriel <b>[ url ]</b> de proc. scalaire <b>[ url ]</b> a du sens de nos jours, et ton parallèles est avec les avions modernes de catégorie chasseur (qui, étant tous à réaction, n'ont pas besoin qu'on le spécifie) est nul et non avvenu.
<b>[19:01:54]</b> <a href="#">enzo_bricolo</a>	- <b>18:59:19</b> intéressant, tu nous feras un retour ASAP
<b>[19:00:50]</b> <a href="#">gle</a>	- <b>18:52:29</b> ben si, moi.
<b>[19:00:31]</b> <a href="#">enzo_bricolo</a>	- <b>18:58:21</b> on est à l'opposé dans le spectre, je te parle des supercalculateurs (là ou le terme "processeurs vectoriels" a un sens) et tu me parles de trucs riquiquis pour de l'IoT à l'ancienne
<b>[18:59:19]</b> <a href="#">gle</a>	- <b>18:41:35</b> non <b>[url]</b> c'est fait pour il me semble
<b>[18:58:52]</b> <a href="#">SamWang-9</a>	- <b>18:58:21</b> Je cite un extrait <span> </span> : <i>" C'est encore une architecture populaire<span> </span>; de nombreux microcontrôleurs plus récents incorporent un cœur 8051, complété par un certain nombre de circuits périphériques intégrés sur la même puce, et dotés de mémoires de plus grande capacité. "</i>
<b>[18:58:21]</b> <a href="#">SamWang-9</a>	- <b>18:56:00</b> je parle de l'architecture Intel 8051 par exemple, qui est encore en usage, cf. <b>[url]</b>
<b>[18:56:52]</b> <a href="#">enzo_bricolo</a>	- <b>18:56:27</b> et tu connais personne qui lance des calculs sur un CRAY-1
<b>[18:56:27]</b> <a href="#">SamWang-9</a>	- <b>18:46:12</b> Bon, en relisant mes citations à tête reposée, oui, je connais un paquet de monde utilisant des bécane dont le proc. simule des instructions bas niveau de type vectoriel avec le jeu d'instructions MMX/SSE...
<b>[18:56:00]</b> <a href="#">enzo_bricolo</a>	- <b>18:53:50</b> de quel embarqué tu parles <span> </span> ? les satellites sur lesquels j'ai bossé avaient des 68020 motorola
<b>[18:54:59]</b> <a href="#">enzo_bricolo</a>	- un CPU récent contient des unités capables de traiter du vectoriel, un GPU récent est encore plus capable de traiter du vectoriel, dans les supercalculateurs, on utilise des CPUs et des GPUs assez standards et en fonction du type de problème, on affecte le workload vers une architecture la plus adaptée
<b>[18:53:50]</b> <a href="#">SamWang-9</a>	- <b>18:52:40</b> Ah oui <span> </span> ? Tu penses vraiment que tous les proc. modernes, y compris ceux utilisés dans l'embarqué, ont des instructions SIMD <span> </span> ?
<b>[18:52:40]</b> <a href="#">enzo_bricolo</a>	- <b>18:49:44</b> tu peux recopier tout wikipedia ici, ça ne te fera pas avancer beaucoup ... en 2019, on ne parle plus de "processeurs vectoriels" pour les différencier de "processeurs non vectoriels". C'est comme si tu parlais de "chasseurs à réaction" pour les différencier des "chasseurs à hélice"
<b>[18:52:29]</b> <a href="#">SamWang-9</a>	- Je reconnais <span> </span> : je ne fréquente pas beaucoup de possesseurs de bécane à base de CPU PowerPC version G4 ou IBM G5...
<b>[18:49:44]</b> <a href="#">SamWang-9</a>	- <b>18:46:12</b> Par exemple, dans l'article Wikipédia sur Altivec <b>[url]</b> tu pourras lire <span> </span> : <i>"Altivec est un ensemble d'instructions SIMD [NDR<span> </span>: Single Instruction on Multiple Data (signifiant en anglais<span> </span>: «<span> </span>instruction unique, données multiples<span> </span>»)] d'opérations en virgule flottante conçu par, et propriété de, Apple, IBM et Motorola (l'alliance AIM), et mis en application sur des versions du PowerPC telle le G4 de Motorola et le G5 d'IBM. Altivec est un nom commercial détenu uniquement par Motorola<span> </span>; ainsi l'ensemble est également appelé Velocity Engine par Apple et VMX par IBM. "</i>
<b>[18:46:18]</b> <a href="#">enzo_bricolo</a>	- <b>18:45:25</b> heu non plus personne c'était pertinent dans les années 70/80 <b>[url]</b>
<b>[18:46:12]</b> <a href="#">SamWang-9</a>	- <b>18:43:24</b> pas tant que ça, mais je ne connais pas une seule implémentation matérielle de l'architecture ForwardCom non plus. Ensuite, si tu considères le chapeau de l'article Wikipédia sur les "Processeurs vectoriels" dont j'ai donné le lien ici <b>18:41:58</b> tu pourras lire par toi-même, je cite <span> </span> : <i>"Développé pour des applications scientifiques et exploité par les machines Cray et les supercalculateurs qui lui feront suite, ce type d'architecture a rapidement montré ses avantages pour des applications grand public (on peut citer la manipulation d'images). Elle est implémentée en partie dans les processeurs grand publics par des instructions SIMD, soit grâce à une unité de calcul vectoriel dédiée (Altivec), soit simulée par des instructions bas niveau de type vectoriel (MMX/SSE)".</i>
<b>[18:45:25]</b> <a href="#">ffx</a>	- <b>18:43:24</b> tout le monde pour peu que google fasse tourner ses serveurs dessus
<b>[18:43:24]</b> <a href="#">enzo_bricolo</a>	- <b>18:41:58</b> tu connais beaucoup de gens qui utilisent des "processeurs vectoriels" en 2019 <span> </span> ?
<b>[18:43:18]</b> <a href="#">SamWang-9</a>	- <b>18:39:45</b> remplacer des pédales <span> </span> ? Homophobie <span> </span> ?
<b>[18:41:58]</b> <a href="#">SamWang-9</a>	- <b>18:36:24</b> non non, pas du tout, je suis bien calé au fond du verre, lol. Allons, si tu considères <b>[url]</b> à la section "Registres des processeurs vectoriels", tu peux lire "[Les] vecteurs sont stockés dans des registres vectoriels pour plus d'efficacité". Que je sache, on ne parle pas de registres vectoriels en dehors des processeurs vectoriels, même s'il y a bien d'autres fonctionnalités architecturales caractéristiques des proc. vectoriels permettant d'améliorer l'exécution de programmes utilisant massivement des tableaux, caractéristiques qui ne sont peut-être pas toutes implémentées dans l'architecture ForwardCom.
<b>[18:41:35]</b> <a href="#">enzo_bricolo</a>	- <b>18:39:45</b> hum, c'est un peu violent de mettre la guitare direct non <span> </span> ?
<b>[18:41:26]</b> <a href="#">fork_bomb</a>	- <b>18:39:45</b> tu n'aimes pas les pédales <span> </span> ?
<b>[18:39:45]</b> <a href="#">gle</a>	- <b>18:38:39</b> je vais essayer de brancher ma guitare dessus pour remplacer des pédales
<b>[18:38:39]</b> <a href="#">enzo_bricolo</a>	- <b>18:31:17</b> tu fais quoi avec cette pisound <span> </span> ?
<b>[18:38:20]</b> <a href="#">gle</a>	- <b>MACRON 2027</b>
<b>[18:37:41]</b> <a href="#">gle</a>	- mais grave
<b>[18:37:37]</b> <a href="#">gle</a>	- je pense qu'il faut absolument marner l'édresseur avant l'implémentztion sur FPGA sinon ça va merder
<b>[18:36:44]</b> <a href="#">gle</a>	- <b>18:36:29</b> opk
<b>[18:36:29]</b> <a href="#">SamWang-9</a>	- <b>18:34:38</b> Ah, bien vu, il y a peut-être une piste. En fait, l'implantation sur FPGA de l'architecture ForwardCom étant actuellement discutée, un assembleur, un éditeur de liens, un débogueur étant programmés, il doit forcément être question de ces formats, quelque soit le système d'exploitation minimaliste qui ait été porté
<b>[18:36:24]</b> <a href="#">enzo_bricolo</a>	- et quand tu viens nous parler de "processeurs vectoriels" par exemple, on voit juste que "tu parles en dehors de ton verre"
<b>[18:35:38]</b> <a href="#">gle</a>	- tout ça ne fait que retarder l mort de debian
<b>[18:35:12]</b> <a href="#">gle</a>	- <b>18:34:40</b> ok
<b>[18:34:40]</b> <a href="#">SamWang-9</a>	- <b>18:31:06</b> ...et on voit bien que le format ELF a remplacé les anciens formats a.out et COFF, comme quoi, ce n'est évidemment pas l'architecture du CPU qui détermine ces formats
<b>[18:34:38]</b> <a href="#">enzo_bricolo</a>	- <b>18:23:11</b> pas forcément, en particulier quand tu bidouilles des FPGAs mais encore une fois ce n'est pas ma partie
<b>[18:32:27]</b> <a href="#">SamWang-9</a>	- <b>18:29:35</b> <b>18:30:29</b> ok, ben désolé les gars, mais vous êtes recalés. Ici, on est dans un incubateur d'excellence...
<b>[18:31:17]</b> <a href="#">gle</a>	- <b>18:29:35</b> ce soir je vais essayer ma pisound <b>[url]</b>
<b>[18:31:06]</b> <a href="#">SamWang-9</a>	- <b>18:23:11</b> par exemple, le format ELF est un format de fichier binaire utilisé pour l'enregistrement de code compilé (objets, exécutables, bibliothèques de fonctions), utilisé dans la plupart des systèmes d'exploitation de type Unix (GNU/Linux, Solaris, IRIX, System V, BSD), à l'exception de Mac OS X, cf. <b>[url]</b>
<b>[18:30:29]</b> <a href="#">gle</a>	- moi je suis le CIO de l'UBS alors je ne vois pas de quoi tu parles
<b>[18:29:35]</b> <a href="#">enzo_bricolo</a>	- <b>18:23:11</b> je ne suis pas du tout le bon interlocuteur, je fais de l'architecture d'entreprise ... le seul moment ou je regarde au niveau des pinouilles et des câbles, c'est pour faire de la musique, et je préfère les vieilles technos
<b>[18:28:48]</b> <a href="#">gle</a>	- <b>18:23:11</b> ok
<b>[18:23:11]</b> <a href="#">SamWang-9</a>	- Bon, revenons au sérieux <span> </span> : il y a une information que je ne comprends pas dans les informations relatives au status actuel du projet ForwardCom - cf. <b>[url]</b> - c'est la définition de la structure du format de fichier binaire qui a été produite en détails pour les fichiers objets, les bibliothèques de fonctions, et les fichiers exécutables. Ces informations sont à définir au niveau du système d'exploitation, pas du CPU. Que pensez-vous de ça <span> </span> ?
<b>[18:02:21]</b> <a href="#">enzo_bricolo</a>	- <b>[url]</b> la bonne excuse
<b>[17:20:06]</b> <a href="#">enzo_bricolo</a>	- je cherche un décodeur ASTRA TNTSAT pour mon paternel et je tombe sur des trucs genre <b>[url]</b>